

<b>DISCIPLINA:</b> Laboratório de Arquitetura e Organização de Computadores II	<b>CÓDIGO:</b> 08/04
--------------------------------------------------------------------------------	----------------------

**VALIDADE:** A partir do segundo semestre de 2020.

**Carga Horária:** Total: 30 horas/aula      Semanal: 02 aulas      Créditos: 02

**Modalidade:** Teórica

**Classificação do Conteúdo pelas DCN:** Profissional

**Ementa:**

Práticas em laboratório dos temas e tópicos abordados na disciplina “Arquitetura e Organização de Computadores II”.

Cursos	Período	Eixo	Obrig.	Optativa
Engenharia de Computação	4º	Fundamentos de Engenharia de Computação	X	

**Departamento/Coordenação:**

**INTERDISCIPLINARIDADES**

Pré-requisitos	Código
Arquitetura e Organização de Computadores I	07/03
Laboratório de Arquitetura e Organização de Computadores I	08/03
Co-requisitos	
Laboratório de Arquitetura e Organização de Computadores II	07/04

**Objetivos:** *A disciplina devesse possibilitar ao estudante*

1	conhecer os princípios básicos de funcionamento de computadores com arquitetura convencional
2	conhecer o nível de arquitetura convencional
3	o nível de sistema operacional e o nível de linguagem montadora
4	Apresentar ao aluno arquiteturas não-convencionais de computadores.

Unidades de ensino	Carga-horária Horas/aula
1 Memória Interna	4
2 Memória Externa	4
3 Entrada e Saída	4
4 Suporte ao Sistema Operacional	2
5 Aritmética Computacional	4
6 Paralelismo ao nível de instruções	3
7 Métodos de aceleração de processamento	5
8 Sistemas paralelos e superescalares	4
<b>Total</b>	<b>30</b>

**Bibliografia Básica**

1	HENNESSY J. L.; PATTERSON D. A. Arquitetura de computadores: uma abordagem quantitativa. Rio de Janeiro: Campus, 4ª edição, 2009.
2	PATTERSON D. A., HENNESSY J. L. Organização e projeto de computadores. Rio de Janeiro: Campus, 3ª edição, 2005.
3	TANENBAUM, A. S. Organização estruturada de computadores. São Paulo: Pearson Prentice Hall, 5ª edição, 2009.

**Bibliografia Complementar**

1	BOYLESTAD, R. L. Introdução à análise de circuitos. São Paulo: Pearson Prentice Hall, 12ª edição, 2012.
2	MENDONÇA, A; ZELENOVSKY, R. Microcontroladores: programação e projeto com a família 8051. Rio de Janeiro: MZ Editora, 2005.
3	PAIXÃO, R. R. Configuração e montagem de PCs com inteligência: instalação, configuração, atualização e solução de problemas. São Paulo: Érica, 2ª edição, 2007.
4	PEDRONI, V. A. Eletrônica digital moderna e VHDL. Rio de Janeiro: Campus, 2010.
5	STALLINGS, W. Arquitetura e organização de computadores. São Paulo: Prentice Hall, 8ª edição, 2010.



---

Emitido em 11/08/2022

**PLANO DE ENSINO N° 847/2022 - CECOMDV (11.51.24)**

**(N° do Protocolo: NÃO PROTOCOLADO)**

*(Assinado digitalmente em 15/08/2022 10:01 )*

EDUARDO HABIB BECHELANE MAIA

COORDENADOR - TITULAR

CECOMDV (11.51.24)

Matrícula: 2172988

Para verificar a autenticidade deste documento entre em <https://sig.cefetmg.br/documentos/> informando seu número: **847**, ano: **2022**, tipo: **PLANO DE ENSINO**, data de emissão: **11/08/2022** e o código de verificação: **885753a7a6**