

PLANO DIDÁTICO - ENSINO REMOTO EMERGENCIAL

Orientações de Preenchimento:

1. Este documento deverá ser cadastrado no SIPAC/Protocolo como OSTENSIVO
2. Todos os itens do Plano Didático - ERE são de preenchimento obrigatório
3. Deverão assinar eletronicamente este documento: o servidor docente responsável pela disciplina e o Coordenador de Curso

IDENTIFICAÇÃO DA DISCIPLINA	
Nome da Disciplina	Arquitetura e Organização de Computadores II
Código / Período de oferta	G05AOCO2
Período letivo remoto	2/2021
Créditos (*)	4 créditos
Carga horária total (*)	60 horas
Percentual de atividade síncrona e assíncrona	80% atividade síncrona e 20% atividade assíncrona
Forma de oferta	Semestral
Modalidade	Teórica
Classificação do Conteúdo pelas DCN	Profissionalizante

(*) Conforme Projeto Pedagógico (PPC) do curso

Campus	Divinópolis
Departamento/Coordenação	DIGDV - Engenharia de Computação
Professor(a)	Nestor Dias de Oliveira Volpini

METODOLOGIAS, FERRAMENTAS E PLATAFORMAS UTILIZADAS (*)

1. Aulas assíncronas por meio de vídeo aulas, disponíveis no Youtube
2. Apostilas e textos de apoio junto de livros didáticos
3. Aulas Síncronas via MS TEAMS

(*) Descrever as metodologias, ferramentas e técnicas adotadas para os encontros síncronos e as atividades assíncronas, bem como qual plataforma será utilizada para acesso aos conteúdos e orientações.

ATIVIDADES AVALIATIVAS

Descrição da atividade	Valor (*)
1. Questionário 1	10
2. Questionário 2	10
3. Questionário 3	10
4. Trabalho de pesquisa	20
5. Avaliação 1	25
6. Avaliação 2	25
TOTAL	100

(*) Conforme Resolução CGRAD 08/2020, nenhuma avaliação poderá ter valor superior a 30% do total de pontos.

CRONOGRAMA			
Data	Descrição da Atividade (*)	Síncrona	Assíncrona
18/10/2021	Revisão de conteúdo de AOC I - apresentação da disciplina	X	
22/10/2021	Memória cache - Hierarquia de memória	X	
25/10/2021	Memória cache - Funcionamento da cache	X	
29/10/2021	Memória cache - Função de Mapeamento	X	
05/11/2021	Memória cache - Reposição de conteúdo e políticas de escrita	X	
08/11/2021	Memória cache - lista de exercícios	X	
08/11/2021	Memória Interna - revisão de memórias RAM	X	
12/11/2021	Memória Interna - Correção de erros	X	
15/11/2021	Memória Externa	X	
19/11/2021	Aula de Dúvidas	X	
22/11/2021	Avaliação 1	X	
22/11/2021	Entrada e saída 1 - Dispositivos	X	
26/11/2021	Entrada e saída 2 - E/S programada	X	
29/11/2021	Entrada e saída 3 - DMA e canais de interrupção	X	
03/12/2021	Suporte ao Sistema Operacional - histórico	X	
06/12/2021	Suporte ao Sistema Operacional - escalonamento	X	
10/12/2021	Suporte ao Sistema Operacional - noções de gerenciamento de memória	X	
13/12/2021	Aritmética Computacional - aritmética de inteiros	X	
17/12/2021	Aritmética Computacional - aritmética em ponto flutuante	X	
20/12/2021	A CPU - conjuntos de instruções	X	
	A CPU - Operações e dados	X	

(*) Marque X no tipo correspondente da atividade: SÍNCRONA ou ASSÍNCRONA

BIBLIOGRAFIA ADICIONAL (*)
--

(*) Relação de textos ou materiais didáticos NÃO constantes do plano de ensino

CONTATO COM O PROFESSOR(*)
1. Chat via MS TEAMS 2. Email nestor@cefetmg.br 3. Horário de disponibilidade: bastacombinar previamente

(*) E-mail, Teams, etc. Disponibilizar também possíveis horários de atendimento (mediante agendamento prévio).



Emitido em 16/09/2022

PLANO DIDÁTICO Nº 2028/2022 - CECOMDV (11.51.24)

(Nº do Protocolo: **NÃO PROTOCOLADO**)

(Assinado digitalmente em 16/09/2022 18:58)

EDUARDO HABIB BECHELANE MAIA

COORDENADOR - TITULAR

CECOMDV (11.51.24)

Matrícula: ###729#8

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **2028**, ano: **2022**,
tipo: **PLANO DIDÁTICO**, data de emissão: **16/09/2022** e o código de verificação: **37f4ee537e**