

**PLANO DIDÁTICO – ENSINO REMOTO EMERGENCIAL**

<b>DISCIPLINA:</b> Sistemas Digitais para Computação	<b>CÓDIGO:</b> G05SDCO0.01
--	----------------------------

**Período Letivo Remoto:** 2 / 2020  
**Carga Horária:** 30 horas      **Créditos:** 02  
**Modalidade:** Teórica  
**Classificação do Conteúdo pelas DCN:** Básica

**Departamento:** Departamento de Eng. Mecatrônica (DEMDV)  
**Professor:** Christian Gonçalves Herrera

<b>Técnicas e Plataformas Utilizadas</b>
SIGAA – principal
MICROSOFT TEAMS – vídeo conferência (aulas síncronas)
INTEL QUARTUS II (web edition) 9.0 sp2 (ou superior)

<b>Atividades Avaliativas</b>	<b>Valor</b>
Listas de exercícios (4)	27
Estudos dirigidos (3)	45
Participação em aula (14)	28
<b>Total</b>	<b>100</b>

<b>Cronograma</b>			
<b>Data</b>	<b>Descrição da Atividade</b>	<b>Sínc.</b>	<b>Assín</b>
7-jan	Representações numéricas: sistemas digitais e analógicos. Sistemas de numeração digital. Representação de quantidades binárias.	x	
14-jan	Circuitos digitais e lógicos. Transmissão paralela e serial de dados. Memórias. Computadores digitais.	x	
14-jan	Lista de exercícios 01.		x
21-jan	Constantes e variáveis booleanas. Tabelas-verdade. Operação com as portas NOT, AND, NAND, OR, NOR. Descrição algébrica dos circuitos lógicos.	x	
28-jan	Teoremas da álgebra booleana. Teorema de De Morgan.	x	
28-jan	Lista de exercícios 02.		x
4-fev	Circuitos combinacionais: forma de soma-de-produtos; simplificação algébrica.	x	
11-fev	Circuitos combinacionais: porta XOR, habilitador, codificador/decodificador.	x	



11-fev	Estudo Dirigido 01.		X
18-fev	Circuitos seqüenciais: FLIP-FLOPS - tipo SC, JK e D.	X	
25-fev	Entradas assíncronas dos FLIP-FLOPS.	X	
25-fev	Lista de exercícios 03.		X
4-mar	Armazenamento e transferência de dados - registradores. Transferência serial de dados - registrador de deslocamento.	X	
11-mar	Circuito divisor de freqüência. Circuito contador binário.	X	
11-mar	Estudo Dirigido 02.		X
18-mar	Aritmética binária: soma, deslocamento, subtração.	X	
25-mar	Somador completo com registradores.	X	
25-mar	Estudo Dirigido 03.		X
1-abr	Memórias: comportamento, endereçamento, conexão com a CPU.	X	
8-abr	Memórias: temporização e tipos de memórias - RAMs e ROMs.	X	
8-abr	Lista de exercícios 04.		X

**Bibliografia Adicional:**

(relação de textos ou materiais didáticos não constantes do plano de ensino)

1

Professor responsável:  
Christian Gonçalves Herrera

Data:  
07/12/2020

Coordenador do curso:  
Eduardo Habib Bechelane Maia

Data:



---

Emitido em 13/09/2022

**PLANO DIDÁTICO Nº 1965/2022 - CECOMDV (11.51.24)**

**(Nº do Protocolo: NÃO PROTOCOLADO)**

*(Assinado digitalmente em 15/09/2022 17:18 )*

**EDUARDO HABIB BECHELANE MAIA**

*COORDENADOR - TITULAR*

*CECOMDV (11.51.24)*

*Matrícula: ###729#8*

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **1965**, ano: **2022**,  
tipo: **PLANO DIDÁTICO**, data de emissão: **13/09/2022** e o código de verificação: **034aea1fba**