

Plano Didático

| | |
|--|-------------------------------|
| Campus/Curso: Divinópolis / Engenharia da Computação | |
| Disciplina: Laboratório de Arquitetura e Organização de Computadores II | CÓDIGO: G05LAOC2.01 |
| Docente responsável: Christian Gonçalves Herrera | Data: 01/08/2023 |
| Coordenador(a) do curso: Eduardo Habib Bechelane Maia | Data: 22/12/2023 |

Período Letivo: 2023.2

Carga Horária Total: 30 horas/aula

Créditos: 02

Natureza: Prática / Obrigatória

Área de Formação - DCN: Básica

Competências/habilidades a serem desenvolvidas: -

Departamento que oferta a disciplina: Departamento de Informática, Gestão e Design (DIGDDV)

| |
|---|
| Atendimento extraclasse aos alunos |
| Local: Sala 325 |
| Horário semanal: 13:50h |

| Metodologia de ensino | Atividades Avaliativas | Valor |
|--|------------------------------|------------|
| Desenvolvimento de projetos de circuitos digitais com simulação virtual. | Relatórios técnicos | 80 |
| Elaboração de relatórios técnicos em grupo | Participação em sala de aula | 20 |
| | Total | 100 |

| |
|---|
| Recursos |
| Laboratório de informática. |
| Softwares para projeto de circuitos digitais e programação de processadores (QUARTUS II, MPLAB, PICSIMLAB). |

| Cronograma | | |
|------------|----------|--|
| T01 | T02 | Atividade |
| 02/08/23 | 07/08/23 | Introdução ao projeto do processador MIC-1. |
| 10/08/23 | 14/08/23 | Projeto e validação da Unidade Lógica Aritmética - ULA de 1 bit. |
| 17/08/23 | 21/08/23 | Projeto e validação da Unidade Lógica Aritmética - ULA de 32 bits. |
| 24/08/23 | 28/08/23 | Projeto e validação do Banco de Registradores de 32 bits. |
| 31/08/23 | 04/09/23 | Projeto e validação dos bits de status da ULA - N e Z. |
| 14/09/23 | 11/09/23 | Projeto e validação das memórias - RAM de dados, ROM de programa. |
| 21/09/23 | 18/09/23 | Projeto e validação das memórias - ROM do microprograma (controlstore). |
| 28/09/23 | 25/09/23 | Montagem da microarquitetura completa MIC-1. |
| 05/10/23 | 02/10/23 | Montagem do código assembly para a MIC-1. |
| 19/10/23 | 16/10/23 | Introdução ao microprocessador PIC16F628A. Apresentação da ferramenta de desenvolvimento integrado MPLAB. Apresentação da ferramenta de simulação PICSIMLab. |
| 26/10/23 | 23/10/23 | Projeto 01: botão e LED. |
| 09/11/23 | 30/10/23 | Projeto 02: contador simplificado. |
| 16/11/23 | 06/11/23 | Projeto 03: pisca-pisca. |
| 23/11/23 | 13/11/23 | Projeto 04: timer simplificado. |
| 30/11/23 | 20/11/23 | Aula de apresentação dos projetos. |

| |
|-------------------------------|
| Bibliografia Adicional |
|-------------------------------|

| |
|-----------------|
| Sem acréscimos. |
|-----------------|

| |
|--------------------|
| Observações |
|--------------------|



Emitido em 13/07/2023

PLANO DIDÁTICO Nº 1217/2023 - DIGDDV (11.60.04)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 13/08/2023 20:55)

CHRISTIAN GONCALVES HERRERA

PROFESSOR ENS BASICO TECN TECNOLOGICO

DIGDDV (11.60.04)

Matrícula: ###667#8

(Assinado digitalmente em 12/09/2023 00:52)

DANIEL MORAIS DOS REIS

PROFESSOR ENS BASICO TECN TECNOLOGICO

CAP (11.68.01)

Matrícula: ###238#3

(Assinado digitalmente em 22/08/2023 13:32)

EDUARDO HABIB BECHELANE MAIA

COORDENADOR

CECOMDV (11.51.24)

Matrícula: ###729#8

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **1217**, ano: **2023**, tipo: **PLANO DIDÁTICO**, data de emissão: **13/07/2023** e o código de verificação: **34ce7d75aa**