



Plano Didático

Campus/Curso: Divinópolis/ Engenharia de Computação	
Disciplina: Eletrônica	CÓDIGO: G05ELET0.01
Docente responsável: Thabatta Moreira A. De Araújo	Data: fevereiro/2024
Coordenador(a) do curso: Eduardo Habib Bechelane Maia	Data: fevereiro/2024

Período Letivo: 1/2024

Carga Horária Total: 60 horas/aula

Créditos: 04

Natureza: Teórica / Obrigatória

Área de Formação - DCN: Profissionalizante

Competências/habilidades a serem desenvolvidas: C01, C03, C13, C17

Departamento que oferta a disciplina: Departamento de Computação – DECOMDV

Atendimento extraclasse aos alunos
Local: Sala de atendimento ao aluno do DECOM – Prédio 6
Horário semanal: quartas-feiras 10h30 as 12h30

Metodologia de ensino	Atividades Avaliativas	Valor
Aulas expositivas	10 atividades realizadas em sala, valor unitário de 2 pontos	20
Recursos online e Simulação em software específico	Projeto interdisciplinar – 15 pontos artigo, 15 pontos apresentação	30
Desenvolvimento de projeto abrangendo todos os conceitos da disciplina	3 questionários SIGAA – 4 pontos cada	12
Estudo de caso e aplicações práticas	2 provas, 19 pontos cada	38
Atividades individuais e de grupo	Total	100

Recursos
Quadro Branco
Data show
Software de simulação e plataformas online (matlab e google colab)

Cronograma	
Data	Atividade
06/03	Semicondutores e diodos
08/03	Retificação de meia onda
13/03	Retificação de onda completa: derivação central com e sem filtragem
15/03	Retificação de onda completa: em ponte com e sem filtragem
20/03	Filtragem e estabilização em retificação
22/03	Filtragem e estabilização em retificação
27/03	Transistores Bipolar de Junção
03/04	Transistores Bipolar de Junção
05/04	Transistor MOSFET e transistores especiais
10/04	Transistor MOSFET e transistores especiais
12/04	Projetos e Aplicações
17/04	1ª Avaliação escrita
19/04	Conceitos básicos de amp-op e circuitos básicos com amplificadores operacionais: não inversor e inversor

24/04	Conceitos básicos de amp-op e circuitos básicos com amplificadores operacionais: não inversor e inversor
26/04	Circuitos básicos com amplificadores operacionais: somador e subtrator
03/05	Circuitos básicos com amplificadores operacionais: somador e subtrator
08/05	Resolução de exercícios e exemplos de aplicação
10/05	Circuitos básicos com amplificadores operacionais: integrador e derivador
15/05	Circuitos básicos com amplificadores operacionais: integrador e derivador
17/05	Ajuste de offset
22/05	Proteção de circuitos amp op
24/05	Proteção de circuitos amp op
29/05	Resolução de exercícios e aplicações
05/06	Resolução de exercícios e aplicações
07/06	2ª Avaliação escrita
12/06	Projeto de fonte
14/06	Projeto de fonte
19/06 a 05/07	Projeto interdisciplinar e escrita de artigo

Bibliografia Adicional

1	https://www.mathworks.com/support/learn-with-matlab-tutorials.html
2	https://docs.python.org/3/tutorial/index.html
3	https://colab.research.google.com/drive/16pBJQePbqkz3QFV54L4NikOn1kwpuRrj

Observações



PLANO DIDÁTICO Nº 12/2024 - DIGDDV (11.60.04)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 27/02/2024 13:54)

EDUARDO HABIB BECHELANE MAIA

*COORDENADOR
CECOMDV (11.51.24)
Matrícula: ###729#8*

(Assinado digitalmente em 05/02/2024 17:02)

THABATTA MOREIRA ALVES DE ARAUJO

*PROFESSOR ENS BASICO TECN TECNOLOGICO
DIGDDV (11.60.04)
Matrícula: ###706#8*

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **12**, ano: **2024**, tipo:
PLANO DIDÁTICO, data de emissão: **05/02/2024** e o código de verificação: **4a953580e1**