

Plano Didático

Campus/Curso: V – Divinópolis / Engenharia da Computação	
Disciplina: Laboratório de Eletrônica G1	CÓDIGO: G05LELE0.01
Docente responsável: Diego Ascânio Santos	Data: 04/03/2024
Coordenador(a) do curso: Eduardo Habib Bechelane Maia	Data: 12/07/2024

Período Letivo: 1º semestre 2024

Carga Horária Total: 25 horas / 30 horas-aulas **Créditos:** 02

Natureza: Prática / Obrigatória

Área de Formação - DCN: Profissionalizante

Competências/habilidades a serem desenvolvidas: C01, C03, C08, C13, C15, C17, C18

Departamento que oferta a disciplina: DIGD-DV (DECOM-DV)

Atendimento extraclasse aos alunos
Local: Sala de Atendimento de Alunos do DECOM-DV (Prédio 6)
Horário semanal: Sextas-Feiras de 15:50 às 18:20

Metodologia de ensino
O principal recurso metodológico a ser adotado para a disciplina é o Aprendizado Baseado em Problemas, considerado eficiente para componentes de natureza teórico-prática. Por meio de um tema gerador (problema proposto para solução) a disciplina será conduzida através de aulas interativas, expositivas, demonstrativas e exploratórias, afim de promover o conhecimento do estudante por meio de processo reflexivo, crítico, continuado e contextualizado. Desta forma, a proposta é que os alunos desenvolvam a autonomia e a capacidade de solucionar problemas do dia a dia a partir do contexto da engenharia da computação.

Atividades Avaliativas	Valor
13 relatórios de 5 pontos cada	65
Participação em eventos e trabalhos correlatos ao curso	5
Projeto Interdisciplinar	30
Total	100

Recursos
São recursos utilizado nas aulas: quadro branco, datashow, computadores (laboratórios de informática) e softwares gratuitos de simulação.

Cronograma

Data	Atividade
05/03/24	Apresentação de instrumentos de medida, componentes passivos e componentes ativos de eletrônica — Construção de um circuito eletrônico básico
12/03/24	Retificação de meia onda e derivação central
19/03/24	Retificação com filtro não estabilizada
26/03/24	Retificação com filtro estabilizada
02/04/24	Transistor Bipolar de Junção
09/04/24	Transistor MOSFET
16/04/24	Circuitos básicos com amplificadores operacionais: não inversor e inversor
23/04/24	Circuitos básicos com amplificadores operacionais: somador e subtrator
30/04/24	Circuitos básicos com amplificadores operacionais: integrador e derivador
07/05/24	Atividades Diversas
14/05/24	Ajuste de offset
21/05/24	Proteção de circuitos amp op
28/05/24	Projeto interdisciplinar
04/06/24	Projeto interdisciplinar
11/06/24	Projeto interdisciplinar
18/06/24	Atividades Diversas
25/06/24	Atividades Diversas
02/07/24	Atividades Diversas

Bibliografia Adicional	
1	
2	

Observações



PLANO DIDÁTICO Nº 839/2024 - CECOMDV (11.51.24)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 12/04/2024 12:10)

DIEGO ASCANIO SANTOS

PROFESSOR ENS BASICO TECN TECNOLOGICO

DECOMDV (11.60.11)

Matrícula: ###585#6

(Assinado digitalmente em 12/04/2024 09:27)

EDUARDO HABIB BECHELANE MAIA

COORDENADOR

CECOMDV (11.51.24)

Matrícula: ###729#8

(Assinado digitalmente em 16/04/2024 14:08)

THABATTA MOREIRA ALVES DE ARAUJO

PROFESSOR ENS BASICO TECN TECNOLOGICO

DECOMDV (11.60.11)

Matrícula: ###706#8

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: 839, ano: 2024, tipo:
PLANO DIDÁTICO, data de emissão: 12/04/2024 e o código de verificação: 253d7bda21