

## Plano Didático

<b>Campus/Curso: V – Divinópolis / Engenharia da Computação</b>	
<b>Disciplina:</b> Laboratório de Eletrônica G2	<b>CÓDIGO:</b> G05LELE0.01
<b>Docente responsável:</b> Diego Ascânio Santos	<b>Data:</b> 04/03/2024
<b>Coordenador(a) do curso:</b> Eduardo Habib Bechelane Maia	<b>Data:</b> 12/07/2024

**Período Letivo:** 1º semestre 2024

**Carga Horária Total:** 25 horas / 30 horas-aulas      **Créditos:** 02

**Natureza:** Prática / Obrigatória

**Área de Formação - DCN:** Profissionalizante

**Competências/habilidades a serem desenvolvidas:** C01, C03, C08, C13, C15, C17, C18

**Departamento que oferta a disciplina:** DIGD-DV (DECOM-DV)

<b>Atendimento extraclasse aos alunos</b>
Local: Sala de Atendimento de Alunos do DECOM-DV (Prédio 6)
Horário semanal: Sextas-Feiras de 15:50 às 18:20

<b>Metodologia de ensino</b>
O principal recurso metodológico a ser adotado para a disciplina é o Aprendizado Baseado em Problemas, considerado eficiente para componentes de natureza teórico-prática. Por meio de um tema gerador ( problema proposto para solução) a disciplina será conduzida através de aulas interativas, expositivas, demonstrativas e exploratórias, afim de promover o conhecimento do estudante por meio de processo reflexivo, crítico, continuado e contextualizado. Desta forma, a proposta é que os alunos desenvolvam a autonomia e a capacidade de solucionar problemas do dia a dia a partir do contexto da engenharia da computação.

<b>Atividades Avaliativas</b>	<b>Valor</b>
13 relatórios de 5 pontos cada	65
Participação em eventos e trabalhos correlatos ao curso	5
Projeto Interdisciplinar	30
<b>Total</b>	<b>100</b>

<b>Recursos</b>
São recursos utilizado nas aulas: quadro branco, datashow, computadores (laboratórios de informática) e softwares gratuitos de simulação.

## Cronograma

Data	Atividade
08/03/24	Apresentação de instrumentos de medida, componentes passivos e componentes ativos de eletrônica — Construção de um circuito eletrônico básico
15/03/24	Retificação de meia onda e derivação central
22/03/24	Retificação com filtro não estabilizada
05/04/24	Retificação com filtro estabilizada
12/04/24	Transistor Bipolar de Junção
19/04/24	Transistor MOSFET
26/04/24	Circuitos básicos com amplificadores operacionais: não inversor e inversor
03/05/24	Circuitos básicos com amplificadores operacionais: somador e subtrator
10/05/24	Circuitos básicos com amplificadores operacionais: integrador e derivador
17/05/24	Atividades Diversas
24/05/24	Ajuste de offset
07/06/24	Proteção de circuitos amp op
14/06/24	Projeto interdisciplinar
21/06/24	Projeto interdisciplinar
28/06/24	Projeto interdisciplinar
05/07/24	Atividades Diversas

<b>Bibliografia Adicional</b>	
1	
2	

<b>Observações</b>



**PLANO DIDÁTICO Nº 840/2024 - CECOMDV (11.51.24)**

**(Nº do Protocolo: NÃO PROTOCOLADO)**

**(Assinado digitalmente em 12/04/2024 12:10 )**

**DIEGO ASCANIO SANTOS**

**PROFESSOR ENS BASICO TECN TECNOLOGICO**

**DECOMDV (11.60.11)**

**Matrícula: ###585#6**

**(Assinado digitalmente em 12/04/2024 09:27 )**

**EDUARDO HABIB BECHELANE MAIA**

**COORDENADOR**

**CECOMDV (11.51.24)**

**Matrícula: ###729#8**

**(Assinado digitalmente em 16/04/2024 14:08 )**

**THABATTA MOREIRA ALVES DE ARAUJO**

**PROFESSOR ENS BASICO TECN TECNOLOGICO**

**DECOMDV (11.60.11)**

**Matrícula: ###706#8**

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **840**, ano: **2024**, tipo:  
**PLANO DIDÁTICO**, data de emissão: **12/04/2024** e o código de verificação: **35bddd1693**