



MINISTÉRIO DA EDUCAÇÃO
CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE MINAS GERAIS
Diretoria de Graduação

Plano Didático

Campus / Curso: Divinópolis / Engenharia da Computação	
Disciplina: Arquitetura e Organização de Computadores I	CÓDIGO: G05AOCO1.02
Docente responsável: Christian G. Herrera	Data: 19/12/2023
Coordenador(a) do curso: Eduardo Habib	Data: 19/12/2023

Período Letivo: 3º Semestre

Carga Horária Total: 30 horas/aula

Créditos: 2

Natureza: Teórica / Obrigatória

Área de Formação - DCN: Profissionalizante

Competências/habilidades a serem desenvolvidas: C01, C02, C03, C04, C08, C09, C15, C18

Departamento que oferta a disciplina: DIGDV - Departamento de Informática, Gestão e Design

Atendimento extra classe aos alunos
Local: sala 304
Horário semanal: segunda-feira, 07:00 horas

Metodologia de ensino	Atividades Avaliativas	Valor
Aulas expositivas e de resolução de exercícios.	Listas de exercícios	60
Aulas com uso de multimídia.	Avaliação escrita	25
Listas de exercícios para fixação do conteúdo.	Participação	15
Avaliação escrita.		
	Total	100

Recursos
Sala de aula com quadro branco.
Projeto multimídia.

Cronograma	
Data	Atividade
04/03/24	Apresentação do curso. CAPÍTULO 1 - introdução à organização estruturada de computadores, computadores pessoais, CPU e os periféricos.
11/03/24	Linguagens de programação e a evolução das máquinas multiníveis.
18/03/24	CAPÍTULO 2 - os processadores e a organização da CPU. Memórias - organização, endereçamento e hierarquia.
25/03/24	Comunicação de dados e dispositivos de entrada e saída.

01/04/24	CAPÍTULO 3 – o nível da Lógica Digital, portas lógicas e álgebra booleana.
08/04/24	Circuitos digitais lógicos básicos. Circuitos combinacionais. Circuitos aritméticos.
15/04/24	Memórias: latches, flip-flops, registradores.
22/04/24	Memórias: organização interna e métodos de endereçamento.
29/04/24	Memórias RAM e ROM.
06/05/24	Chips de CPUs e barramentos de computador.
13/05/24	Barramentos: critérios de temporização e sincronização.
20/05/24	Barramentos: linhas de dados e de endereçamento, sinais de comando.
27/05/24	Exemplos de CPUs e de barramentos.
03/06/24	Interfaceamento - dispositivos de entrada e saída, endereçamento.
10/06/24	Avaliação escrita.

Bibliografia Adicional	
1	
2	

Observações



PLANO DIDÁTICO N° 2232/2023 - DIGDDV (11.60.04)

(N° do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 20/12/2023 09:00)

CHRISTIAN GONCALVES HERRERA
PROFESSOR ENS BASICO TECN TECNOLOGICO
DIGDDV (11.60.04)
Matrícula: ###667#8

(Assinado digitalmente em 14/08/2024 09:11)

DANIEL MORAIS DOS REIS
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###238#3

(Assinado digitalmente em 20/08/2024 10:44)

EDUARDO HABIB BECHELANE MAIA
COORDENADOR
CECOMDV (11.51.24)
Matrícula: ###729#8

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: 2232, ano: 2023,
tipo: **PLANO DIDÁTICO**, data de emissão: 20/12/2023 e o código de verificação: 44a7263f72