



Plano de Ensino

CAMPUS Divinópolis	
DISCIPLINA: Laboratório de Arquitetura e Organização de Computadores I	CÓDIGO: G05LAOC1.02

Início: **Março/2024**

Carga Horária: Total: 30 horas/aula Semanal: 02 aulas/aula Créditos: 02

Natureza: Prática

Área de Formação - DCN: Profissionalizante

Competências/habilidades a serem desenvolvidas: C01, C02, C03, C04, C08, C09, C15, C18

Departamento que oferta a disciplina: DIGDV - Departamento de Informática, Gestão e Design

Ementa:

Práticas em laboratório dos temas e tópicos abordados na disciplina "Laboratório de Arquitetura e Organização de Computadores I".

Curso	Período	Eixo	Obrigatória	Optativa
Engenharia da Computação	3º	Comunicação e Arquiteturas Computacionais	X	

INTERDISCIPLINARIDADES

Prerrequisitos

- Sistemas Digitais para Computação;
- Laboratório de Sistemas Digitais para Computação.

Correquisitos

Arquitetura e Organização de Computadores I

Objetivos: *A disciplina deverá possibilitar ao estudante*

1	Propiciar ao aluno o conhecimento de diversas arquiteturas computacionais.
2	Integrar equipamentos e sistemas por meio de softwares adequados ao hardware projetado.
3	Propiciar ao aluno projetar sistemas eletroeletrônicos, microprocessados e microcontrolados, periféricos de computadores,

Unidades de ensino		Carga-horária Horas/aula
1	Microarquitetura MIC-1: desenho e validação da Unidade Lógica e Aritmética	8
2	Microarquitetura MIC-1: desenho e validação do Banco de Registradores	8
3	Microarquitetura MIC-1: desenho e validação da Unidade de Controle	8
4	Microarquitetura MIC-1: desenho e validação da Memória Principal	6
Total		30



MINISTÉRIO DA EDUCAÇÃO
CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE MINAS GERAIS
DIRETORIA DE GRADUAÇÃO

Plano de Ensino

Bibliografia Básica

1	TANENBAUM, A. S. Organização estruturada de computadores. 5ª edição. São Paulo: Pearson Prentice Hall, 2009.
2	STALLINGS, W. Arquitetura e organização de computadores. 8ª edição. São Paulo: Prentice Hall, 2010.
3	HENNESSY J. L.; PATTERSON D. A. Arquitetura de computadores: uma abordagem quantitativa. 5ª Edição. Editora: Elsevier, 2019.

Bibliografia Complementar

1	DELGADO. Arquitetura de computadores. 5ª Edição. Editora: LTC, 2017. ISBN:9788521633532.
2	MENDONÇA, A; ZELENOSKY, R. Microcontroladores: programação e projeto com a família 8051. Rio de Janeiro: MZ Editora, 2005.
3	PEDRONI, V. A. Eletrônica digital moderna e VHDL. Rio de Janeiro: Campus, 2010.
4	PAIXÃO, R. R. Configuração e montagem de PCs com inteligência: instalação, configuração, atualização e solução de problemas. 2ª edição. São Paulo: Érica, 2007.
5	BOYLESTAD, R. L. Introdução à análise de circuitos. 12ª edição. São Paulo: Pearson Prentice Hall, 2012.



PLANO DE ENSINO Nº 1493/2024 - DECOMDV (11.60.11)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 16/07/2024 18:42)

CHRISTIAN GONCALVES HERRERA
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###667#8

(Assinado digitalmente em 14/08/2024 09:08)

DANIEL MORAIS DOS REIS
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###238#3

(Assinado digitalmente em 20/08/2024 10:44)

EDUARDO HABIB BECHELANE MAIA
COORDENADOR
CECOMDV (11.51.24)
Matrícula: ###729#8

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **1493**, ano: **2024**,
tipo: **PLANO DE ENSINO**, data de emissão: **16/07/2024** e o código de verificação: **1be23d3136**