

Plano Didático

| | |
|---|----------------------------|
| Campus / Curso: Divinópolis / Engenharia da Computação | |
| Disciplina: Arquitetura e Organização de Computadores II | CÓDIGO: G05AOCO2.02 |
| Docente responsável: Christian G. Herrera | Data: 15/10/2024 |
| Coordenador do curso: Eduardo Habib | Data: 15/10/2024 |

Período Letivo: 2º Semestre / 2º ano

Carga Horária Total: 30 horas/aula

Créditos:02

Natureza: Teórica / Obrigatória

Área de Formação - DCN: Profissionalizante

Competências/habilidades a serem desenvolvidas: C01, C02, C03, C04, C08, C09, C15, C18

Departamento que oferta a disciplina: Departamento de Computação - DV (11.60.11)

| |
|--|
| Atendimento extra classe aos alunos |
| Local: sala 304 |
| Horário semanal: 13:50h |

| Metodologia de ensino | Atividades Avaliativas | Valor |
|--|------------------------------|------------|
| Aulas expositivas com resolução de exercícios. | Listas de exercícios | 45 |
| Aulas com uso de projetor multimídia. | Avaliações escritas | 25 |
| Listas de exercícios para fixação do conteúdo. | Participação em sala de aula | 30 |
| Avaliação escrita. | | |
| | Total | 100 |

| |
|---------------------------------|
| Recursos |
| Sala de aula com quadro branco. |
| Projetor multimídia. |

| Cronograma | |
|------------|--|
| Data | Atividade |
| 10/10/2024 | Apresentação do curso. CAPÍTULO 4: O nível da microarquitetura – introdução. Um exemplo de microarquitetura – a MIC-1: operação do caminho de dados. |
| 17/10/2024 | Temporização do caminho de dados. Operações de memória. Microinstruções, microprograma e os registradores. |
| 24/10/2024 | O ciclo de operação da microarquitetura. Um exemplo de ISA – o IJVM: pilhas e o modelo de memória. |
| 31/10/2024 | O conjunto de instruções IJVM. |
| 07/11/2024 | Tradução de Java para IJVM. Estudo dirigido em sala de aula. |
| 21/11/2024 | Implementação da MIC-1 / IJVM. |
| 28/11/2024 | Questões sobre o projeto do nível da Microarquitetura – as MIC-2 e MIC-3. |
| 05/12/2024 | Questões sobre o projeto do nível da Microarquitetura – a MIC-4. Melhorias de desempenho. Exemplos de microarquiteturas comerciais. |
| 19/12/2024 | CAPÍTULO 5: O nível ISA – definições e propriedades. Modelos de memória, |

| | |
|------------|--|
| | registradores e instruções. Tipos de dados - numéricos e não-numéricos. |
| 09/01/2025 | Formato das instruções - critérios de projeto. Modos de endereçamento – direto, indireto e indexado. Instruções para movimentação de dados e operações lógicas e aritméticas. Instruções de comparação e desvio condicional. |
| 16/01/2025 | Instruções de chamadas a procedimentos. Instruções para controle de laços. Instruções para controle de entradas e saídas de dados. |
| 23/01/2025 | O fluxo sequencial do controle e os desvios. Procedimentos e rotinas. Armadilhas e interrupções. |
| 30/01/2025 | CAPÍTULO 6: O nível do Sistema Operacional – memória virtual. Instruções de entrada e saída de dados. Virtualização de hardware. |
| 06/02/2025 | Instruções para processamento paralelo. Exemplos de OS. Resolução de exercícios. |
| 13/02/2025 | CAPÍTULO 7: O nível da linguagem de montagem – Macros, o processo de montagem. Linking e Loading. |

| | |
|-------------------------------|--|
| Bibliografia Adicional | |
|-------------------------------|--|

| | |
|---|-----------------|
| 1 | Sem acréscimos. |
|---|-----------------|

| |
|--------------------|
| Observações |
| |



PLANO DIDÁTICO Nº 1495/2024 - DECOMDV (11.60.11)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 15/10/2024 18:44)

*CHRISTIAN GONCALVES HERRERA
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###667#8*

(Assinado digitalmente em 24/11/2024 22:24)

*DANIEL MORAIS DOS REIS
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###238#3*

(Assinado digitalmente em 27/11/2024 16:47)

*EDUARDO HABIB BECHELANE MAIA
COORDENADOR - TITULAR
CECOMDV (11.51.24)
Matrícula: ###729#8*

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **1495**, ano: **2024**,
tipo: **PLANO DIDÁTICO**, data de emissão: **15/10/2024** e o código de verificação: **3b96bf1d6c**