

Plano Didático

Campus/Curso: Divinópolis/Engenharia da Computação	
Disciplina: Sistemas Digitais para Computação	CÓDIGO: G05SDCO0.02
Docente responsável: Adriano Nogueira Drumond Lopes	Data: 02/10/2024
Coordenador(a) do curso: Eduardo Habib Bechelane Maia	Data: 02/10/2024

Período Letivo: 02 Semestre / 2024

Carga Horária Total: 30 horas/aula

Créditos: 02

Natureza: Teórica / Obrigatória

Área de Formação - DCN: Específica

Competências/habilidades a serem desenvolvidas: **C01** – Desenvolver uma sólida base em Eletrônica Digital, visando à análise e ao projeto de sistemas de computação, além da capacidade de inter-relacionar e construir um conhecimento, produtos e serviços seguros, confiáveis e de relevância à sociedade a partir desta base; **C03** – atuar na área eletrônica, microeletrônica, pesquisa operacional, automação e sistemas, tecnologia da informação, processamento de sinais e multimídia, inteligência artificial, computação gráfica, sistemas embarcados, sistemas distribuídos, robótica, engenharia de software, redes de computadores e banco de dados; **C04** - Identificar, formular e resolver problemas relacionados à Engenharia de Computação, bem como quantificar e avaliar a potencialidade técnica e econômica, além de ser capaz de implantar, supervisionar e controlar tais soluções.

Departamento que oferta a disciplina: DEMDV – Departamento de Engenharia Mecatrônica de Divinópolis

Atendimento extraclasse aos alunos
Local: Gabinete do Professor
Horário semanal: Sextas-feiras de 15h50 às 17h30

Metodologia de ensino	Atividades Avaliativas	Valor
Aula expositivas em quadro	Avaliação Escrita 1	23
Aula com uso de projetor multimídia	Lista de Exercícios 1	10
Exercícios individuais	Avaliação Escrita 2	23
	Lista de Exercícios 2	10
	Avaliação Escrita 3	23
	Lista de Exercícios 3	11
	Total	100

Recursos
Quadro, pincéis, projetor e computador.

Cronograma	
Data	Atividade
08/10/2024	Apresentação da Ementa, Introdução, Sistemas Analógicos e Digitais
15/10/2024	Sistemas de numeração digital, representação de quantidades binárias e detecção de erros

22/10/2024	Portas Lógicas e Álgebra Booleana - Tabela Verdade, Operadores e Portas Lógicas
29/10/2024	Portas Lógicas e Álgebra Booleana - Teoremas, Implementação de Circuitos
05/11/2024	Circuitos Lógicos Combinacionais - Mintermos, Maxtermos e Mapa de Karnaugh
12/11/2024	III Semana da Computação
19/11/2024	Circuitos Lógicos Combinacionais - Simplificação e Projetos de Circuitos Lógicos Combinacionais.
26/11/2024	1a Avaliação - Sistema de Numeração e Circuitos Lógicos Combinacionais
03/12/2024	Circuitos Lógicos MSI - Decodificadores, Codificadores, Multiplexadores e Demultiplexadores
10/12/2024	Circuitos Lógicos Sequenciais - Flip-Flops - SR
17/12/2024	Circuitos Lógicos Sequenciais - Flip-Flops - JK e D
07/01/2025	Circuitos Lógicos Sequenciais - Entradas assíncronas, aplicações e dispositivos correlatos
14/01/2025	2a Avaliação - Circuitos MSI e FFs
21/01/2025	Aritmética Digital: soma, deslocamento, subtração
28/01/2025	Aritmética Digital: Somador completo com registradores. A Unidade Lógica e Aritmética.
04/02/2025	Contadores e Registradores - Contadores síncronos, assíncronos e projeto de máquinas de estado.
11/02/2025	3a Avaliação - Aritmética Digital, contadores e registradores
18/02/2025	Entrega de provas, correções e fechamento das notas

Bibliografia Adicional

1 FLOYD, T.L. Digital Fundamentals, Prentice Hall, 7th Edition, 2000

Observações



PLANO DIDÁTICO Nº 1728/2024 - DEMDV (11.60.05)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 30/10/2024 14:49)

ADRIANO NOGUEIRA DRUMOND LOPES

PROFESSOR ENS BASICO TECN TECNOLOGICO

DEMDV (11.60.05)

Matrícula: ###407#4

(Assinado digitalmente em 27/11/2024 16:47)

EDUARDO HABIB BECHELANE MAIA

COORDENADOR - TITULAR

CECOMDV (11.51.24)

Matrícula: ###729#8

(Assinado digitalmente em 26/11/2024 11:08)

THABATTA MOREIRA ALVES DE ARAUJO

PROFESSOR ENS BASICO TECN TECNOLOGICO

DECOMDV (11.60.11)

Matrícula: ###706#8

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: 1728, ano: 2024, tipo: **PLANO DIDÁTICO**, data de emissão: 30/10/2024 e o código de verificação: 8a2213d6c8