



Plano de Ensino

CAMPUS Divinópolis	
DISCIPLINA: Arquitetura e Organização de Computadores II	CÓDIGO: G05AOCO2.02

Início: **Outubro/2024**

Carga Horária: Total: 30 horas/aula Semanal: 02 aulas/aula Créditos: 02

Natureza: Teórica Obrigatória

Área de Formação - DCN: Profissionalizante

Competências/habilidades a serem desenvolvidas: C01, C02, C03, C04, C08, C09, C15, C18

Departamento que oferta a disciplina: Departamento de Computação - DV (11.60.11)

Ementa:

Nível do conjunto de instruções: formatos de instrução, endereçamento, tipos de instruções e controle de fluxo; nível de montagem: montagem, macros, ligação e carregamento; exemplos de processadores comerciais.

Curso	Período	Eixo	Obrigatória	Optativa
Engenharia da Computação	4º	Comunicação e Arquiteturas Computacionais	X	

INTERDISCIPLINARIDADES

Prerrequisitos
Arquitetura e Organização de Computadores I, Laboratório de Arquitetura e Organização de Computadores I.
Correquisitos
Laboratório de Arquitetura e Organização de Computadores II

Objetivos: <i>A disciplina deverá possibilitar ao estudante</i>	
1	Propiciar ao aluno o conhecimento de diversas arquiteturas computacionais.
2	Integrar equipamentos e sistemas por meio de softwares adequados ao hardware projetado.
3	Propiciar ao aluno projetar sistemas eletroeletrônicos, microprocessados e microcontrolados, periféricos de computadores,

Unidades de ensino		Carga-horária Horas/aula
1	O nível da microarquitetura.	16
2	O nível do conjunto de instruções.	6
3	O nível do sistema operacional.	4
4	O nível da linguagem de montagem.	4
Total		30



Plano de Ensino

Bibliografia Básica

1	TANENBAUM, A. S. Organização estruturada de computadores. 5ª edição. São Paulo: Pearson Prentice Hall, 2009.
2	STALLINGS, W. Arquitetura e organização de computadores. 8ª edição. São Paulo: Prentice Hall, 2010.
3	HENNESSY J. L.; PATTERSON D. A. Arquitetura de computadores: uma abordagem quantitativa. 5ª Edição. Editora: Elsevier, 2019.

Bibliografia Complementar

1	VAHID, F. Sistemas digitais: projeto, otimização e HDLS. Porto Alegre: Bookman, 2008. 558 p., il.
2	SILVA JÚNIOR, V. P. da. Aplicações práticas do microcontrolador 8051. 13. ed. São Paulo: Érica, 2005. 244 p., il.
3	PEDRONI, V. A. Eletrônica digital moderna e VHDL. Rio de Janeiro: Campus, 2010.
4	TOKHEIM, Roger L. Introdução aos microprocessadores. São Paulo: McGrawHill, 1985. 431 p. (Coleção Shaum)
5	BOYLESTAD, R. L. Introdução à análise de circuitos. 12ª edição. São Paulo: Pearson Prentice Hall, 2012.



PLANO DE ENSINO Nº 2078/2024 - DECOMDV (11.60.11)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 15/10/2024 18:39)

*CHRISTIAN GONCALVES HERRERA
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###667#8*

(Assinado digitalmente em 24/11/2024 22:23)

*DANIEL MORAIS DOS REIS
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###238#3*

(Assinado digitalmente em 27/11/2024 16:47)

*EDUARDO HABIB BECHELANE MAIA
COORDENADOR - TITULAR
CECOMDV (11.51.24)
Matrícula: ###729#8*

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: 2078, ano: 2024, tipo: **PLANO DE ENSINO**, data de emissão: 15/10/2024 e o código de verificação: **44ba1813af**