

Plano Didático

Campus/Curso: Divinópolis / Engenharia de Computação	
Disciplina: Laboratório de Eletrônica	CÓDIGO: G05LELE0.01
Docente responsável: Renato Vale de Oliveira	Data: 28/03/2025
Coordenador(a) do curso: Tiago Alves de Oliveira	Data: 28/03/2025

Período Letivo: 1 / 2025

Carga Horária Total: 30 horas/aula

Créditos: 02

Natureza: Prática / Obrigatória

Área de Formação - DCN: Profissionalizante

Competências/habilidades a serem desenvolvidas: C01, C03, C08, C13, C15, C17, C18

Departamento que oferta a disciplina: DECOM / DV

Atendimento extraclasse aos alunos
Local: 310
Horário semanal: Segunda-feira (15h50 às 17h30) / Terça-feira (13h50 às 15h40) / Sexta-feira (08h00 às 11h00)

Metodologia de ensino	Atividades Avaliativas	Valor
Aulas práticas realizadas em laboratório (310).	Relatório 1 – Ponte retificadora	25 pts
Práticas orientadas para utilização dos dispositivos eletrônicos estudados em sala de aula na disciplina de Eletrônica.	Relatório 2 – Circuitos com TBJs	25 pts
Uso de software computacional em eletrônica para validação de resultados, sendo usado a ferramenta LTSpice (gratuito).	Relatório 3 – Circuitos com AmpOps	25 pts
Todos os materiais serão disponibilizados no SIGAA para acesso ao aluno.	Trabalho – Projeto Fonte de alimentação CC	25 pts
Avaliações por meio de relatórios técnicos e trabalho utilizando modelo de relatório proposto pelo professor.	Total	100

Recursos
Quadro branco e pincel, computador com apresentação em Power Point, uso de simuladores e aplicativos de circuitos eletrônicos, materiais disponíveis via SIGAA. Componentes elétricos/eletrônicos básicos, bancadas com fontes de tensão CC, variômetro, multímetros, osciloscópios, geradores de função, fonte de bancada, dentre outros equipamentos disponíveis no laboratório.

Cronograma	
Data	Atividade
01/04	Apresentação da ementa
08/04	Diodos e leds - demonstrações de funcionamento
15/04	Portas lógicas
22/04	Retificador de Meia Ponte e ponte completa – simulação
29/04	Retificadores c/ filtro capacitivo (passo a passo) – prática
06/05	Retificadores c/ filtro capacitivo (passo a passo) – finalização

13/05	TBJs - polarização fixa e estável com resistor no emissor – Simulações
20/05	TBJs - polarização fixa e estável com resistor no emissor – Prática
27/05	TBJs - polarização divisor de tensão – Prática
03/06	TBJs polarização p/ pequenos sinais AC - divisor de tensão e realimentação de tensão – Simulações
10/06	Projeto de amplificador por divisor de tensão - elaboração inicial
17/06	MOSFET simulação
24/06	MOSFET simulação
01/07	MOSFET simulação
08/07	AmpOp - Inversor / Não-inversor
15/07	Ampop - não-inversor + diferencial (incluir contexto de cascata) – linear
22/07	Ampop - circuitos não-lineares
29/07	Exames especiais

Bibliografia Adicional

- | | |
|---|---|
| 1 | MALVINO, A. P. Eletrônica: Diodos, Transistores e Amplificadores, 7ªedição, editora Artmed, 2011, ISBN:9788580550498. |
| 2 | FLOYD, T. L. Dispositivos Electrónicos. 8ªEdição. Ed.Pearson, 2008. |

Observações

Não há.



PLANO DIDÁTICO Nº 145/2025 - DEMDV (11.60.05)

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 28/03/2025 08:20)

RENATO VALE DE OLIVEIRA
PROFESSOR ENS BASICO TECN TECNOLOGICO
DEMDV (11.60.05)
Matrícula: ###097#4

(Assinado digitalmente em 04/04/2025 17:50)

THABATTA MOREIRA ALVES DE ARAUJO
PROFESSOR ENS BASICO TECN TECNOLOGICO
DECOMDV (11.60.11)
Matrícula: ###706#8

(Assinado digitalmente em 31/03/2025 12:11)

TIAGO ALVES DE OLIVEIRA
COORDENADOR - TITULAR
CECOMDV (11.51.24)
Matrícula: ###262#1

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **145**, ano: **2025**, tipo:
PLANO DIDÁTICO, data de emissão: **28/03/2025** e o código de verificação: **a339f97c14**